

(19) 世界知的所有権機関
国際事務局(43) 国際公開日
2005年2月17日 (17.02.2005)

PCT

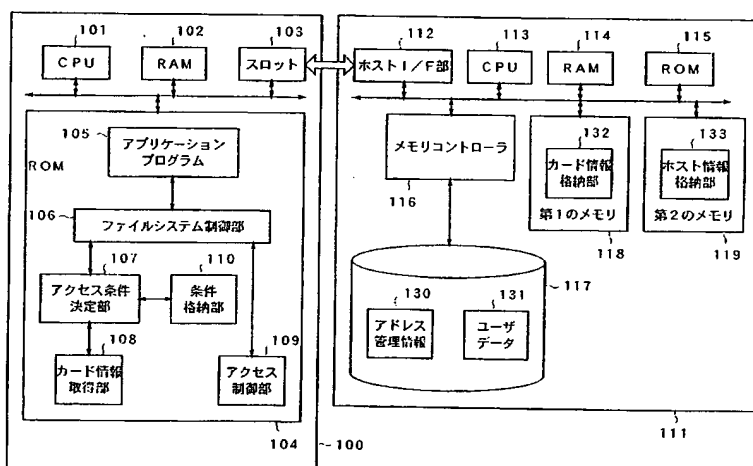
(10) 国際公開番号
WO 2005/015406 A1

- (51) 国際特許分類: G06F 12/00, 12/06, 3/06, 3/08, G06K 17/00, 19/07
- (21) 国際出願番号: PCT/JP2004/011427
- (22) 国際出願日: 2004年8月3日 (03.08.2004)
- (25) 国際出願の言語: 日本語
- (26) 国際公開の言語: 日本語
- (30) 優先権データ:
特願2003-287914 2003年8月6日 (06.08.2003) JP
特願2003-325811 2003年9月18日 (18.09.2003) JP
- (71) 出願人 (米国を除く全ての指定国について): 松下電器産業株式会社 (MATSUSHITA ELECTRIC INDUSTRIAL CO., LTD.) [JP/JP]; 〒5718501 大阪府門真市大字門真1006番地 Osaka (JP).
- (72) 発明者: 前田 卓治 (MAEDA, Takuji).
- (72) 発明者; および
(75) 発明者/出願人 (米国についてののみ): 井上 信治 (INOUE, Shinji). 後藤 芳稔 (GOTOH, Yoshiho). 大原 淳 (OHARA, Jun). 中西 雅浩 (NAKANISHI, Masahiro). 辻田 昭一 (TSUJITA, Shoichi). 泉 智紹 (IZUMI, Tomoaki). 笠原 哲志 (KASAHARA, Tetsushi). 田村 和明

/続葉有/

(54) Title: SEMICONDUCTOR MEMORY CARD, AND ACCESSING DEVICE AND METHOD

(54) 発明の名称: 半導体メモリカード、アクセス装置及びアクセス方法



- 103 SLOT
105 APPLICATION PROGRAM
106 FILE SYSTEM-CONTROLLING PORTION
107 ACCESS CONDITION-DETERMINING PORTION
110 CONDITION-STORING PORTION
108 CARD INFORMATION-ACQUIRING PORTION
109 ACCESS-CONTROLLING PORTION
112 HOST I/F PORTION
116 MAIN CONTROLLER
130 ADDRESS MANAGEMENT INFORMATION
131 USER DATA
132 CARD INFORMATION-STORING PORTION
118 FIRST MEMORY
133 HOST INFORMATION-STORING PORTION
119 SECOND MEMORY

(57) Abstract: A card information-storing portion is provided in a semiconductor memory card, and information relating to access performance such as access condition and access speed is held in the storing portion. Further, an accessing device acquires the held information from the semiconductor memory card to make it possible that the information can be used for control of a file system. This optimizes processing of the accessing device and the semiconductor memory card independent of differences in characteristics of semiconductor memory cards and management methods used, realizing high-speed access from the accessing device to a semiconductor memory card.

(57) 要約: 半導体メモリカード内にカード情報格納部を設け、半導体メモリカードのアクセス条件やアクセス速度などのアクセス性能に関する情報を保持する。また、保持した情報をアクセス装置が半導体メモリカードから取得し、ファイルシステムの制御に使用できるようにする。これにより、使用する半導体メモリの特性或管理方法の違いにかかわらずアクセス装置、半導体メモリカードの処理

を最適化し、アクセス装置から半導体メモリカードに対して高速のアクセスを実現することができる。

WO 2005/015406 A1



(TAMURA, Kazuaki). 松野 公則 (MATSUNO, Kiminori). 堀内 浩一 (HORIUCHI, Koichi). 井上 学 (INOUE, Manabu). 越智 誠 (OCHI, Makoto).

(74) 代理人: 岡本 宜喜 (OKAMOTO, Yoshiki); 〒5770066 大阪府東大阪市高井田本通7-7-19昌利ビル 安田岡本特許事務所内 Osaka (JP).

(81) 指定国 (表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.

(84) 指定国 (表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

添付公開書類:
— 国際調査報告書

2文字コード及び他の略語については、定期発行される各PC7ガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。